λ_{Kldpc}から$\lambda_{Kldpc+M1-1}$までは次式により与えられる。

$\lambda_{Kldpc+Lt+S}=p_{Q1S+t}$（$0 \leq s < 360$，$0 \leq t < Q1$）

Ｍ２≠０の場合、K_{ldpc}／Ｌ＋１行目以降のパリティ検査ビット位置を用い、λ_{Kldpc}から$\lambda_{Kldpc+M1-1}$について、次式により演算を行い、残りのパリティビットp_{M1}，…，$p_{M1+M2-1}$を求める。

$p_x=p_x \oplus \lambda_m$（$m=K_{ldpc}$，$K_{ldpc}+360$，$K_{ldpc}+720$，…）　$p_y=p_y \oplus \lambda_m$（$m=K_{ldpc}+1$，…，$K_{ldpc}+359$，$K_{ldpc}+361$，…）

$\lambda_{Kldpc+M1}$から$\lambda_{Kldpc+M1+M2-1}$までは次式により与えられる。

$\lambda_{Kldpc+M1+Lt+S}=p_{M1+Q2S+t}$（$0 \leq s < L$，$0 \leq t < Q2$）

注１　⊕は、排他的論理和の演算素子を表す。

２　xは、別記１の（[m／L]＋１）行目で指定されるパリティ検査ビット位置を示す。[ ]は整数部を意味する。

３　yは、x＜Ｍ１の場合は｛x＋m×Ｑ１｝mod（Ｍ１）、x≧Ｍ１の場合はy＝｛Ｍ１＋（x－Ｍ１＋m×Ｑ２）｝mod（Ｍ２）により表されるパリティ検査ビット位置を示す。

４　L、Ｍ１、Ｍ２、Ｑ１及びＱ２は符号化率により決まるものとし、別記２に示すとおりとする。

別記１　パリティ検査ビット位置

１　LDPC符号のビット長が69120ビットの場合

(1)　符号化率２／16の場合

1617	1754	1768	2501	6874	12486	12872	16244	18612	19698	21649	
30954	33221	33723	34495	37587	38542	41510	42268	52159	59780		
206	610	991	2665	4994	5681	12371	17343	25547	26291	26678	27791
27828	32437	33153	35429	39943	45246	46732	53342	60451			
119	682	963	3339	6794	7021	7295	8856	8942	10842	11318	14050
14474	27281	28637	29963	37861	42536	43865	48803	59969			
175	201	355	5418	7990	10567	10642	12987	16685	18463	21861	24307
25274	27515	39631	40166	43058	47429	55512	55519	59426			
117	839	1043	1960	6896	19146	24022	26586	29342	29906	33129	33647
33883	34113	34550	38720	40247	45651	51156	53053	56614			
135	236	257	7505	9412	12642	19752	20201	26010	28967	31146	37156
44685	45667	50066	51283	54365	55475	56501	58763	59121			
109	840	1573	5523	19968	23924	24644	27064	29410	31276	31526	32173
38175	43570	43722	46655	46660	48353	54025	57319	59818			
522	1236	1573	6563	11625	13846	17570	19547	22579	22584	29338	
30497	33124	33152	35407	36364	37726	41426	53800	57130			