② ユーザグループごとに最小資源量、標準資源量（１ジョブが利用可能な資源量の最大値）、最大資源量(同一ユーザグループに属するジョブが利用可能な資源量の総和の最大値）を設定できること。

③ あるジョブは以下の条件が満たされた場合にのみ実行可能であること。ただし、各ユーザグループに属する実行中のジョブが利用している資源量の総和を当該グループの利用資源量と呼び、実行可能性の判断対象のジョブが属するユーザグループについては当該ジョブが利用する資源を含むものとする。また、最小資源量に対する利用資源量の余裕値を遊休資源量、サブシステム全体の資源量から全グループの利用資源量の総和を差し引いた値を残余資源量と呼ぶ。

・残余資源量が全グループの遊休資源量の総和未満である場合は、利用資源量が最小資源量以下であること。

・残余資源量が遊休資源量の総和以上である場合は、利用資源量が最大資源量以下であること。この条件を満たすジョブが複数存在する場合、異なるユーザグループ間での競合はフェアシェアスケジューリングにより調停されること。

④ ジョブキューごとに、ジョブの投入時刻とユーザ間のフェアシェアを加味した優先順位付けがなされ、両者の重みが調整可能であること。

⑤ 上記④の優先順位とジョブの実行開始順序との関係について、ジョブキューごとに以下のポリシーを選択できること。

・最高の優先順位を持つジョブが最初に実行されるＦＣＦＳポリシー。

・ジョブ実行に必要な資源が割当可能なジョブの中で最高の優先順位を持つものが最初に実行される追い越し許容ポリシー。

・最高の優先順位を持つジョブの実行に必要な資源が割当不能である場合、その実行開始予測時刻以前に完了することが保証されるジョブの中で最高の優先順位を持つものが最初に実行されるバックフィルポリシー。

⑥ ジョブの会話型実行および会話型デバッグが可能であること。

ｆ 現有システムに含まれるものに準じた、多様なアプリケーションソフトウェアおよび数値計算・科学計算ライブラリを備えること。

Ｅ ストレージサブシステム

ａ 総容量24PByte以上のディスクアレイ装置を有すること。

ｂ サブシステムＡ、Ｂ、Ｃとの間のデータ転送速度の総計が150GByte／秒以上であること。

Ｆ その他

ａ 総通信容量100Gbps以上のイーサネットで学内ネットワークと接続できること。

ｂ 課金、利用統計処理およびサブシステム間で統一的認証が可能なユーザ管理機能を備えること。

ｃ システム全体の実消費電力を電源容量以下の設定値を超えないようにするパワーキャップ機能を有すること。

２ 資料及びコメントの提供方法 上記１⑵の物品に関する一般的な参考資料及び同⑹の要求要件等に関するコメント並びに提供可能なライブラリーに関する資料等の提供を招請する。

⑴ 資料等の提供期限 平成27年１月14日17時00分（郵送の場合は必着のこと。）

⑵ 提供先 〒606―8501 京都市左京区吉田本町 京都大学情報部情報推進課財務掛 小菅 裕 電話075―753―7403

３ 説明書の交付 本公表に基づき応募する供給者に対して導入説明書を交付する。

⑴ 交付期間 平成26年12月１日から平成27年１月14日まで。

⑵ 交付場所 上記２⑵に同じ。

４ 説明会の開催 本公表に基づく導入説明会を開催する。

⑴ 開催日時 平成26年12月12日14時00分

⑵ 開催場所 京都大学学術情報メディアセンター北館４階大会議室

５ その他 この導入計画の詳細は導入説明書による。なお、本公表内容は予定であり、変更することがあり得る。

６ Summary

⑴ Classification of the products to be procured : 14

⑵ Nature and quantity of the products to be rent : Supercomputer System 1 Set

⑶ Type of the procurement : Rent

⑷ Basic requirements of the procurement : This procurement aims to renew the supercomputer system operating in the Academic Center for Computing and Media Studies, Kyoto University, which is providing large-scale and high-speed computing power to academia in Japan as a member of Joint Usage／Research Center for Interdisciplinary Large-scale Information Infrastructures. The system to be procured consists of three parallel computing server subsystems, a storage subsystem, and other hardware and software components for stable and efficient operation of the total system under the limitation of electric power supply of 1200 kVA.

A Subsystem A

a The Subsystem A must be a highly-parallel supercomputer composed of multiple computer nodes. Hereafter, the computer node, or the node in short, is defined as a computer system composed of 60 or more CPU cores and a main memory shared by them.

b The theoretical peak performance on double-precision floating point of each node must be 3 TFLOPS or higher, and the total sum of them in all nodes of the Subsystem must be 6 PFLOPS or higher.

c The CPU core should have the 64-bit IA32 instruction set architecture.

d Each node must have the main memory of 96 GiByte or larger, and a high-bandwidth memory of 16 GiByte or larger accessible from all cores in the node as a cache memory or a part of the main memory.

e The aggregate peak bandwidth of the main memory access in each node must be 100 GByte／sec or higher, and that of the high-bandwidth memory must be 500 GByte／sec or higher.

f The theoretical peak injection bandwidth of each node to inter-node interconnect must be 15 GByte／sec or higher, and the bi-section bandwidth of the Subsystem-wide interconnect must be 5 TByte／sec or higher.

g The Subsystem must operate with peak load consuming 750 kW electric power or less.

h The Subsystem must have the software stack shown in Item D.

B Subsystem B

a The Subsystem B must be a highly-parallel supercomputer composed of multiple computer nodes. Hereafter, the computer node, or the node in short, is defined as a computer system composed of 24 or more CPU cores and a main memory shared by them.

b The theoretical peak performance on double-precision floating point of each node must be 1.2 TFLOPS or higher, and the total sum of them in all nodes of the Subsystem must be 1 PFLOPS or higher.

c The CPU core should have the 64-bit IA32 instruction set architecture.

d Each node must have the main memory of 128 GiByte or larger.

e The aggregate peak bandwidth of the main memory access in each node must be 150 GByte／sec or higher.

f The theoretical peak injection bandwidth of each node to inter-node interconnect must be 20 GByte／sec or higher, and the bi-section bandwidth of the Subsystem-wide interconnect must be at least half of the product of the injection bandwidth and the number of nodes in the Subsystem.