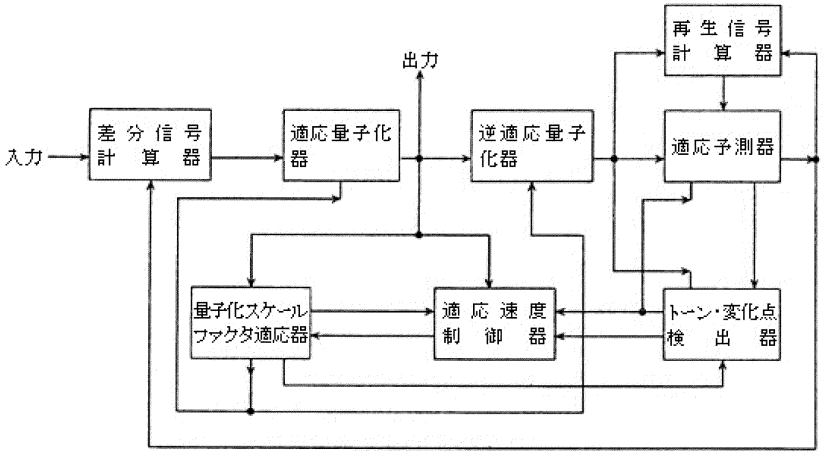
注　S_{81}からS_0までの符号の値は、C_{271}からC_{82}までの190ビットの各符号の値を各項の係数値とした多項式$C_{271}X^{271}+C_{270}X^{270}+\cdots+C_{82}X^{82}$を生成多項式G（X）$=X^{82}+X^{77}+X^{76}+X^{67}+X^{66}+X^{56}+X^{52}+X^{48}+X^{40}+X^{36}+X^{24}+X^{22}+X^{18}+X^{10}+X^{4}+1$で除した剰余の多項式$S_{81}X^{81}+S_{80}X^{80}+\cdots+S_0$の各項の係数値とする。

別表第四号

第１　符号器の構成

符号器の構成は、次のとおりとする。



第２　符号器の各部の機能

１　符号器の入力信号及び出力信号

	入力信号又は出力信号	記号	１語のビット数
入力信号	量子化された音声信号	ＳＬ	14
	リセット信号	Ｒ	1
出力信号	音声標本語	Ｉ	4

注　リセット信号は、符号器の内部の記憶装置等をあらかじめ定めた値に設定するために使用する。

２　機能の説明に使用する演算記号

機能の説明に使用する演算記号は、次のとおりとする。

＜＜ｎ　ｎビットの左シフトを示す（シフトにより空になったビットには「０」を入れる。）。

＞＞ｎ　ｎビットの右シフトを示す（シフトにより空になったビットには「０」を入れる。）。

＆…論理積を示す。　＋…加算を示す。　－…減算を示す。

＊…乗算を示す。　＊＊…排他的論理和を示す。

３　機能の説明に使用する変数

変数名	ビット数（注１、２、３）	２進数表示（注４、５、６、７）	リセット信号により設定される値
Ａ１，Ａ２	16ＴＣ	Ｓ，０，・・・・，－14	０
Ａ１Ｐ，Ａ２Ｐ	16ＴＣ	Ｓ，０，・・・・，－14	
Ａ１Ｒ，Ａ２Ｒ	16ＴＣ	Ｓ，０，・・・・，－14	
Ａ１Ｔ	16ＴＣ	Ｓ，０，・・・・，－14	
Ａ２Ｔ	16ＴＣ	Ｓ，０，・・・・，－14	
ＡＬ	７ＳＭ	０，・・・・，－６	
ＡＰ	10ＳＭ	１，・・・・，－８	０
ＡＰＰ	10ＳＭ	１，・・・・，－８	
ＡＰＲ	10ＳＭ	１，・・・・，－８	
ＡＸ	１ＳＭ	１	
Ｂ１，・・・・・，Ｂ６	16ＴＣ	Ｓ，０，・・・・，－14	０
Ｂ１Ｐ，・・・・，Ｂ６Ｐ	16ＴＣ	Ｓ，０，・・・・，－14	
Ｂ１Ｒ，・・・・，Ｂ６Ｒ	16ＴＣ	Ｓ，０，・・・・，－14	
Ｄ	16ＴＣ	Ｓ，14，・・・・，０	
ＤＬ	11ＳＭ	３，・・・・，－７	
ＤＬＮ	12ＴＣ	Ｓ，３，・・・・，－７	
ＤＭＬ	14ＳＭ	２，・・・・，－11	０
ＤＭＬＰ	14ＳＭ	２，・・・・，－11	
ＤＭＳ	12ＳＭ	２，・・・・，－９	０
ＤＭＳＰ	12ＳＭ	２，・・・・，－９	
ＤＱ	15ＳＭ	Ｓ，13，・・・・，０	
ＤＱ０	11ＦＬ	Ｓ，４ｅ，６ｍ	
ＤＱ１，・・・・，ＤＱ６	11ＦＬ	Ｓ，４ｅ，６ｍ	32
ＤＱＬ	12ＴＣ	Ｓ，３，・・・・，－７	
ＤＱＬＮ	12ＴＣ	Ｓ，３，・・・・，－７	
ＤＱＳ	１ＴＣ	Ｓ	
ＤＳ	１ＴＣ	Ｓ	
ＦＩ	３ＳＭ	２，・・・・，０	
ＰＫ０	１ＴＣ	Ｓ	
ＰＫ１，ＰＫ２	１ＴＣ	Ｓ	０
ＳＥ	15ＴＣ	Ｓ，13，・・・・・，０	
ＳＥＺ	15ＴＣ	Ｓ，13，・・・・・，０	
ＳＩＧＰＫ	１ＴＣ	０	
ＳＬ	14ＴＣ	Ｓ，12，・・・・・，０	
ＳＲ	16ＴＣ	Ｓ，14，・・・・・，０	
ＳＲ０	11ＦＬ	Ｓ，４ｅ，６ｍ	
ＳＲ１，ＳＲ２	11ＦＬ	Ｓ，４ｅ，６ｍ	32
ＴＤ	１ＴＣ	０	０
ＴＤＰ	１ＴＣ	０	
ＴＤＲ	１ＴＣ	０	
ＴＲ	１ＴＣ	０	
Ｕ１，・・・・・，Ｕ６	１ＴＣ	Ｓ	
ＷＡ１，ＷＡ２	16ＴＣ	Ｓ，13，・・・・，－１	
ＷＢ１，・・・・，ＷＢ６	16ＴＣ	Ｓ，13，・・・・，－１	
ＷＩ	12ＴＣ	Ｓ，６，・・・・，－４	
Ｙ	13ＳＭ	３，・・・・，－９	
ＹＬ	19ＳＭ	３，・・・・，－15	34816
ＹＬＰ	19ＳＭ	３，・・・・，－15	