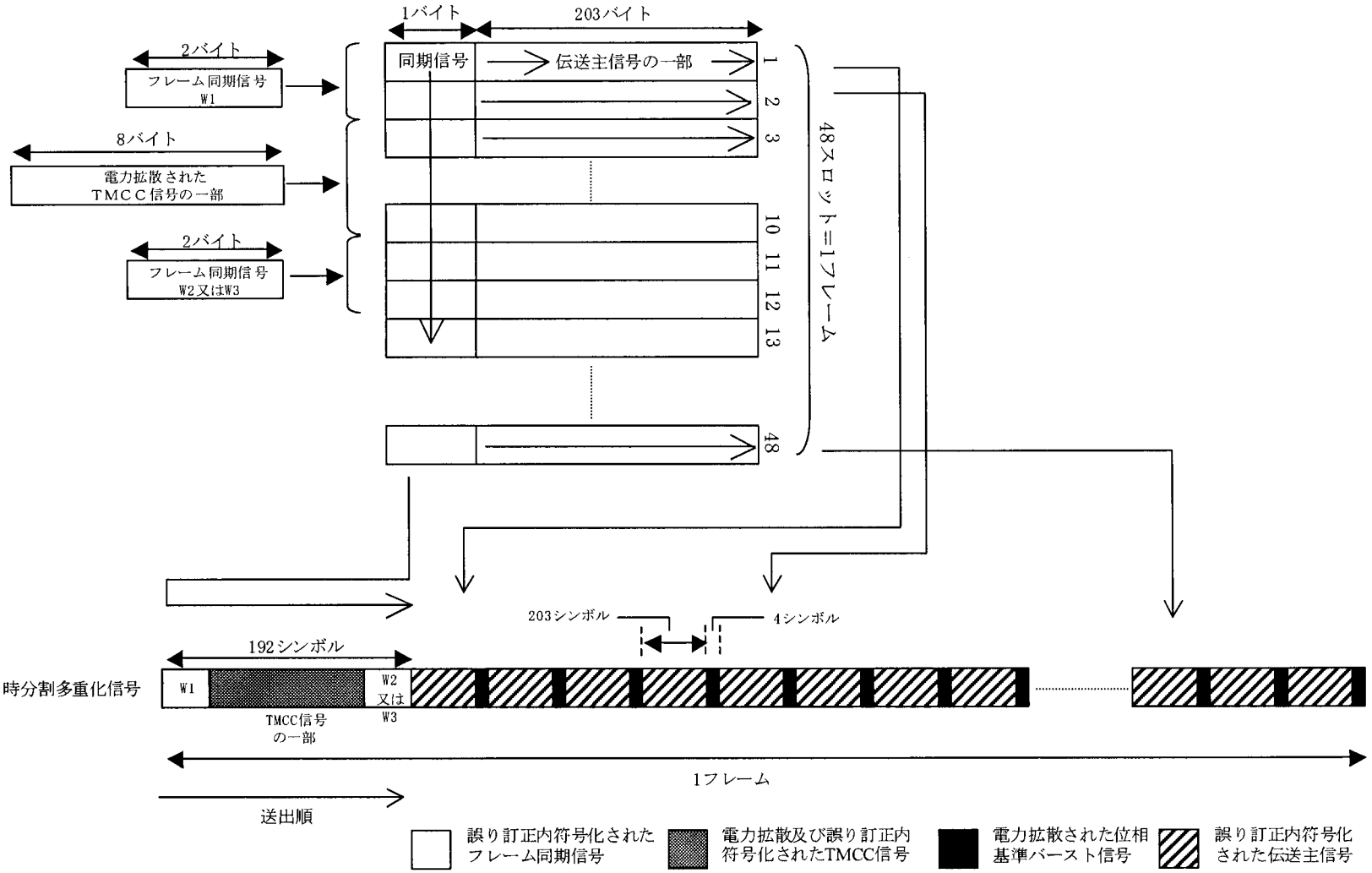
別表第四十五号　搬送波を変調する信号の構成（第52条第１項関係）



注１　ｗ１、ｗ２、ｗ３はそれぞれＷ１、Ｗ２、Ｗ３の各信号の誤り訂正内符号化後のフレーム同期信号であり、32ビットの信号のうち後ろ20ビットについては、次の値とする。

ｗ１：ＥＣＤ28ｈ，ｗ２：0Ｂ677ｈ，ｗ３：Ｆ4988ｈ（ｈは16進数を意味する。）

２　フレーム同期信号Ｗ１、Ｗ２、Ｗ３は、別表第五十号注１に示すとおりとする。

３　誤り訂正内符号化は、別表第四十九号に示す方式によるものとする。

４　別表第四十八号に示すスロットのうち、各フレームの第１スロットから第12スロットまでの各先頭１バイトは、フレーム同期信号及び電力拡散されたＴＭＣＣ信号で置き換えるものとする。